1-193

09/939756

日本国特許庁 JAPAN PATENT OFFICE

別紙添付の書類に記載されている事項は下記の出願書類に記載されて⁵いる事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office

出願年月日

Date of Application:

2001年 5月25日

出 願 番 号 Application Number:

特願2001-157630

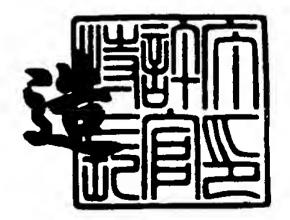
出 顧 人 Applicant(s):

株式会社デンソー

CERTIFIED COPY OF PRIORITY DOCUMENT

2001年 6月18日

特許庁長官 Commissioner, Japan Patent Office 及川耕



特2001-157630

【書類名】

特許願

【整理番号】

PN060469

【提出日】

平成13年 5月25日

【あて先】

特許庁長官 殿

【国際特許分類】

H05B 33/08

【発明者】

【住所又は居所】

愛知県刈谷市昭和町1丁目1番地 株式会社デンソー内

【氏名】

小楠 幸治

【発明者】

【住所又は居所】

愛知県刈谷市昭和町1丁目1番地 株式会社デンソー内

【氏名】

久野 朋宏

【発明者】

【住所又は居所】

愛知県刈谷市昭和町1丁目1番地 株式会社デンソー内

【氏名】

花木 孝史

【特許出願人】

【識別番号】

000004260

【氏名又は名称】

株式会社デンソー

【代理人】

【識別番号】

100096998

【弁理士】

【氏名又は名称】

碓氷 裕彦

【電話番号】

0566-25-5988

【選任した代理人】

【識別番号】

100106149

【弁理士】

【氏名又は名称】

矢作 和行

【電話番号】

0566-25-5992

【選任した代理人】

【識別番号】

100118197

【弁理士】

【氏名又は名称】 加藤 大登

【電話番号】

0566-25-5987

【先の出願に基づく優先権主張】

【出願番号】

特願2000-281657

【出願日】

平成12年 9月18日

【手数料の表示】

【予納台帳番号】

010331

【納付金額】

21,000円

【提出物件の目録】

【物件名】

明細書 1

【物件名】

図面 1

【物件名】

要約書

【包括委任状番号】

9912770

【包括委任状番号】

9912772

【包括委任状番号】

0103466

【プルーフの要否】

##

【書類名】 明細書

【発明の名称】 発光素子の駆動方法

【特許請求の範囲】

【請求項1】 マトリクス状に配置した陽極線と陰極線の各交点位置に発光素子を接続し、前記陽極線と前記陰極線のいずれか一方の側を走査線とするとともに他方の側を信号線とし、前記走査線を所定周期で走査しながら、該走査と同期して前記信号線のうち、所望の信号線の交点位置に接続された前記発光素子を発光させるようにした単純マトリクス駆動方式からなる発光素子の駆動方法において、

前記走査線の切り換わり時に、該走査線のうち、少なくとも1つの走査線を一旦、第一の電圧に接続するとともに、同時に前記走査線のうち、残りの走査線を前記第一の電圧とは異なる第二の電圧に接続することを特徴とする発光素子の駆動方法。

【請求項2】 前記第一の電圧が電源電圧であり、前記第二の電圧がアース電圧であることを特徴とする請求項1記載の発光素子の駆動方法。

【請求項3】 前記第一の電圧が負電圧であり、前記第二の電圧がアース電圧であることを特徴とする請求項1記載の発光素子の駆動方法。

【請求項4】 前記第一の電圧に接続する前記走査線は複数であることを特徴とする請求項1~請求項3のいずれか1つに記載の発光素子の駆動方法。

【請求項5】 前記第一の電圧に接続する前記走査線は1つであることを特徴とする請求項1~請求項3のいずれか1つに記載の発光素子の駆動方法。

【請求項6】 マトリクス状に配置した複数の陽極線と複数の陰極線の各交点位置に発光素子を接続し、前記陽極線と陰極線のいずれか一方の側を走査線とするとともに他方を側を信号線とし、前記走査線を所定周期で走査しながら、該走査と同期して前記信号線のうち、所望の信号線の交点位置に接続された前記発光素子を発光させるようにした単純マトリクス駆動方式からなる発光素子の駆動方法において、

選択済み走査線から次の走査線へ切換える途中に、該選択済みの走査線を電源 電圧に接続して逆バイアスを印加すると同時に、該走査線を除く残りの走査線を アース電圧に接続して該残りの走査線に充電された電荷を放電させることを特徴とする発光素子の駆動方法。

【請求項7】 前記発光素子は電流注入型発光素子であることを特徴とする 請求項1乃至6いずれか1つに記載の発光素子の駆動方法。

【請求項8】 前記電流注入型発光素子は、有機ELであることを特徴とする請求項7に記載の発光素子の駆動方法。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】

本発明は、発光素子の駆動方法に関するものであり、詳細には容量成分を有する電流注入型発光素子に関し、例えば有機EL(エレクトロルミネッセンス)に適用可能である。

[0002]

【従来の技術】

従来、有機ELの駆動方法として特開平9-232074号公報に記載された ものがある。

[0003]

図7はこの公報の従来技術の説明の欄に記載された発明を示すものである。この図7の駆動方法は、単純マトリクス駆動方式とよばれるもので、陽極線A1~Amと陰極線B1~Bnをマトリクス状に配置し、このマトリクス状に配置した陽極線と陰極線のいずれか一方を一定の時間間隔で順次選択して走査するとともに、この走査線に同期して他方の線を駆動源たる電流源11~1mでドライブしてやることにより、任意の交点位置の発光素子を発光させるようにしたものである。

[0004]

陰極線B1~Bnには順次走査を行うために、電源電圧(VCC)またはアース電位(OV)を選択するための走査スイッチ21~2nが接続されている。走査スイッチ21~2nを一定時間間隔で順次アース端子側へ切り替えながら走査していくことにより、陰極線B1~Bnに対してアース電位(OV)を順次与え

ていく。一方、陽極線A1~Amには、駆動源たる電流源11~1mまたはアース電位(0V)を選択するためのドライブスイッチ31~3mが接続されている。前記走査スイッチに同期してドライブスイッチ31~3mをオンオフ制御することにより陽極線A1~Amに電流源11~1mを接続し、所望の交点位置の発光素子に駆動電流を供給する。

[0005]

例えば、発光素子E1,2とE1,3を発光させる場合を例にとると、図示するように、走査スイッチ21がアース側に切り替えられ、第1の陰極線B1にアース電位が与えられている時に、ドライブスイッチ32と33を電流源側に切り替え、陽極線A2とA3に電流源12と13を接続してやればよい。このような走査とドライブを高速で繰り返すことにより、任意の位置の発光素子を発光させるとともに、各発光素子があたかも同時に発光しているように制御するものである。

[0006]

走査中の陰極線B1以外の他の陰極線B2~Bnには電源電圧と同電位の逆バイアス電圧VCCを印加してやることにより、誤発光を防止している。

[0007]

ところで、各交点位置に接続された発光素子E1,1~Enmのそれぞれは、図8にその等価回路を示すように、ダイオード特性からなる発光エレメントEと、これに並列接続された寄生容量Cとで表すことができるが、前述した駆動法では、この等価回路中の寄生容量Cのために次のような問題があった。

[0008]

すなわち、図9(A)(B)は前記図7中の陽極線A1に接続された発光素子E1,1~En,1~En,1部分だけを抜き出し、それぞれの発光素子E1,1~En,1を前記寄生容量Cだけを用いて図示したものである。一方、図9(C)(D)は前記図7中の陽極線A2に接続された発光素子E1,2~En,2部分だけを抜き出し、それぞれの発光素子E1,2~En,2を前記寄生容量Cだけを用いて図示したものである。

[0009]

陰極線B1の走査時に陽極線A1がドライブされていない場合には、(A)に示すように、現在走査中の陰極線B1につながれた発光素子E1,1の寄生容量C1,1を除く他の発光素子E2,1~En,1の寄生容量C2,1~Cn,1は、各陰極線B2~Bnに与えられた逆バイアス電圧VCCによって図示のような向きに充電されている。

[0010]

一方、陰極線B1の走査時に陽極線A2がドライブされている場合には、(C)に示すように、現在走査中の陰極線B1につながれた発光素子E1,2の寄生容量C1,2のみに図示の方向に充電され、発光素子E2,2~En,2の寄生容量C2,2~Cn,2にはほとんど充電されていない。

[0011]

次に走査位置が陰極線B1から次の陰極線B2に移った際に、陽極線A1およびA2をドライブし発光素子E2,1およびE2,2を発光させる場合を考える。発光素子E2,1を発光させるためにA1をドライブした場合の回路状態は(B)に示すようなものとなり、発光素子E2,2を発光させるためにA2をドライブした場合の回路状態は(D)に示すようになる。

[0012]

発光素子E 2, 1を発光させる場合、(B)に示すように発光させるべき発光素子E 2, 1の寄生容量C 2, 1が充電されるばかりでなく、他の陰極線B 3~B nに接続された発光素子E 3, 1~E n, 1の寄生容量C 3, 1~C n, 1に対しても矢印で示すような向きに電流が流れ込んで充電が行われる。一方、発光素子E 2, 2を発光させる場合には、(D)に示すように発光させるべき発光素子E 2, 2の寄生容量C 2, 2のみに充電が行われる。すなわち、発光素子E 2, 1とE 2, 2を発光させるために行う充電量は大きく異なるため、発光素子E 2, 1とE 2, 2の両端の電圧が発光に必要な電圧に立上るまでの時間が大きく異なることになる。その結果、発光素子E 2, 1とE 2, 2の明るさは異なり、輝度むらとなり問題となる。

[0013]

特開平9-232073号公報に記載された発明では、上記のような、マトリ

クス配置された陽極線と陰極線との交点に有機EL素子を接続し、これら線の何れかを線順次駆動することにより、上記有機EL素子を発光させる単純マトリクス駆動型の駆動方法において、次の走査線への切り換わり時に全ての走査線を一旦同じ電位からなる所定の電圧に接続するものである。そして、このような構成によって電圧印加から発光するまでの立ち上がり速度を早くしようとするものである。

[0014]

この特開平9-232073号公報に記載された発明の概要を図10~図12を用いて説明する。まず、図10では、走査スイッチ21が0V側に切り換えられ、陰極線B1が走査されている。他の陰極線B2~Bnには、走査スイッチ22~に2nより逆バイアス電圧が印加されている。さらに陽極線A1とA2には、ドライブスイッチ31と32によって電流源11、12が接続されている。また、他の陽極線A3~Amには0Vがドライブスイッチ33~3mによって、0Vが与えられている。

[001.5]

従って、図10の場合、発光素子E1,1とE1,2のみが順方向にバイアスされ、電流源11と12から矢印のように駆動電流が流れ込み、発光素子E1,1とE1,2のみが発光している。この図10の状態では、コンデンサにハッチングして示した発光素子は、それぞれ図のような極性の向きに充電された状態となっている。この図10の状態から図12の発光素子E2,1とE2,3が発光する状態に走査を移行する際に、図11に示すようなリセット制御が行われる。

[0016]

即ち、走査が図10の陰極線B1から図12の陰極線B2に移行する前に、図11に示すように、すべてのドライブスイッチ31~3mおよび走査スイッチ21~2nを0V側に切り換え、陽極線A1~Am、陰極線B1~Bnのすべてを一旦0Vとし、各発光素子に充電されていた電荷を放電する。

[0017]

すべての発光素子の充電電荷を0にした後、図12に示すように陰極線B2に対応する走査スイッチ22のみを0V側に切り換え、陰極線B2の走査を行う。

陽極線A1とA3には、ドライブスイッチ31と33によって電流源11、13が接続されている。また、他の陽極線A2、A4~Amには0Vがドライブスイッチ32、34~3mによって、0Vが与えられている。従って、図12の場合、発光素子E2,1とE2,3のみが順方向にバイアスされ、電流源11と13から矢印のように駆動電流が流れ込み、発光素子E2,1とE2,3のみが発光している。

[0018]

この時、陰極線B2の走査の前に、すべての発光素子の充電電荷を0Vとするため、図9に示したような陰極線B1の走査時の発光の状態によって生じる充電状態の違い(図(A)(C))はキャンセルされる。その結果、発光素子E2,1とE2,3の発光の立上りはほぼ同時となり、輝度むらの問題は解決される。

[0019]

ところで、有機ELなどの発光素子を駆動する際には、素子の長寿命化を図るために、発光素子に逆バイアス電圧を印加することが好ましいことがわかっている。即ち、上記従来技術の場合、陰極線にVCCを印加し、陽極線にOVを印加し、各発光素子に-VCCの逆バイアスが印可された状態が1フレーム周期に最低一度は起こることが好ましい。

[0020]

上記従来技術の場合に各発光素子がどのような電圧が印加されるかを考えると 図13に示すようになる。

[0021]

図13において、陽極線A1上の発光素子E1,1、E2,1、E3,1、…、En,1はすべて発光しているものとし、陽極線A2上の発光素子E1,2、E2,2、E3,2、…、En2は交互に発光非発光を繰り返すものとする。図13において発光素子E1,1およびE1,2に印加される電圧を示している。発光素子E1,1には陽極線A1の電圧と陰極線B1の電圧の差が印加され、発光素子E1,2には陽極線A2の電圧と陰極線B1の電圧の差が印加される。

[0022]

【発明が解決しようとする課題】

発光素子E1,2に印加される電圧を見ると、例えばE2,2が非発光となる。 期間において逆バイアス電圧が印加されていることがわかる。

[0023]

しかしながら、発光素子E1,1に印加される電圧を見ると、陽極線A1上の発光素子はすべて発光するため、逆バイアスが印加される期間が一度もない。即ち、発光素子の寿命において好ましくない。

[0024]

又、有機EL等の発光素子は、図8にその等価回路を示すように、ダイオード特性からなる発光エレメントEと、これに並列接続された寄生容量Cとで表すことができる。上述の従来の駆動法では、走査線の切り換わり時にすべての陰極線をリセット電圧に接続することによって、すべての発光素子の充電容量を放電することにより、容量の影響をキャンセルしている。

[0025]

しかしながら、上記駆動法では次に発光する陰極線上の発光素子の容量も放電 してしまうため、次に発光する発光素子への充電時間が必要となり、発光の立上 りが遅くなる。その結果、高速走査ができない。

[0026]

本発明は上記のような問題を解決するためになされたもので、その目的は発光素子の充電状態の違いから発生する輝度むらの対策と長寿命化のための逆バイアスの印加を同時に実現する発光素子の駆動方法を提供することであり、又、発光素子の発光立上りが速く、高速走査を行うことができる駆動方法を提供することである。

[0027]

【課題を解決するための手段】

本発明は上記課題を解決するため、次のような手段を採用した。即ち、請求項 1記載の発明は、マトリクス状に配置した複数の陽極線と複数の陰極線の各交点 位置に発光素子を接続し、前記陽極線と前記陰極線のいずれか一方の側を走査線 とするとともに他方の側を信号線とし、前記走査線を所定周期で走査しながら、 該走査と同期して前記信号線のうち、所望の信号線の交点位置に接続された前記 発光素子を発光させるようにした単純マトリクス駆動方式からなる発光素子の駆動方法において、前記走査線の切り換わり時に、該走査線のうち、少なくとも1つの走査線を一旦、第一の電圧に接続するとともに、同時に前記走査線のうち、残りの走査線を前記第一の電圧とは異なる第二の電圧に接続するものである。

[0028]

また、請求項2記載の発明は、請求項1記載の発光素子の駆動方法において、 前記第一の電圧が電源電圧であり、前記第二の電圧がアース電圧であることを特 徴とするものである。

[0029]

また、請求項3記載の発明は、請求項1記載の発光素子の駆動方法において、 前記第一の電圧が負電圧であり、前記第二の電圧がアース電圧であることを特徴 とするものである。

[0030]

そして、請求項1又は2の構成とすることによって、走査線の切り換わり時に一旦、第一または第二の電圧に印加されるので、前走査線の発光状態による画素の充電状態の違いをキャンセルすることによって、充電状態の違いによる輝度むらを対策するとともに、走査線の切り換わり時に長寿命化のための逆バイアスの印加が可能となる。

[0031]

一方、請求項1又は3の構成とすることによって、走査線の切り換わり時に、前走査線の発光状態による画素の充電状態の違いをキャンセルすることによって、充電状態の違いによる輝度むらを対策するとともに、発光敷居値以下の順バイアスを印加することにより、発光の立上りが速く、高速走査が可能となる。

[0032]

なお、請求項4記載の発明のように、第一の電圧に接続される走査線は複数でよいが、発光素子の発光立上が最も速くなるのは、請求項5記載の発明のように、第一の電圧に接続される走査線は1つの場合であり、これにより逆バイアスの印加と発光立上がりの高速化との両立を図ることができる。

[0033]

請求項6記載の発明は、選択済み走査線から次の走査線への切換える途中に、 選択済みの走査線を電源電圧に接続して該走査線に接続された発光素子に逆バイ アス電圧を印加すると同時に、該走査線を除く残りの走査線をアース電圧に接続 して該残りの走査線に充電された電荷を放電させることを特徴とするものである

[0034]

この請求項6に記載の方法によっても請求項1と同じ作用効果を奏することができる。

[0035]

ここで、発光素子は請求項7に記載のような電流注入型発光素子であることが 好ましく、それには請求項8に記載の有機ELを適用することができる。

[0036]

【発明の実施の形態】

以下、本発明の実施の形態について図面を参照して説明する。

[0037]

図1から図6に本発明に係る第1の駆動方法を示す。この駆動方法は、走査線が次の陰極線へ移る際に、n本の陰極線のうち1本を電源電圧に接続し、残りの(n-1)本の陰極線をアース電位に落とした場合の例である。

[0038]

図1から図5において、A1~A256は陽極線、B1~B64は陰極線、E 1,1~E64,256は各交点位置につながれた発光素子である。

[0039]

陰極線B1~B64には順次走査を行うために、電源電圧(VCC)またはアース電位(0V)を選択するための走査スイッチ21~264が接続されている。また、陽極線A1~A256には、駆動源たる電流源11~1256またはアース電位(0V)を選択するためのドライブスイッチ31~3256が接続されている。

[0040]

次に図1~図5を参照して、本実施例の発光動作について説明する。なお、以

下に述べる動作は、陰極線B1を走査して発光素子E1,1、E1,2を発光させた後、陰極線B2に走査を移してE2,1、E2,3を発光させ、更に陰極線B3に走査を移してE3,1、E3,2を発光させる場合を例にとって説明する。また、説明を分かりやすくするために、発光している発光素子についてはダイオード記号で示し、発光していないは発光素子についてはコンデンサ記号で示した。

[0041]

まず、図1では走査スイッチ21がOV側に切り換えられ、陰極線B1が走査されている。他の陰極線B2~B64には、走査スイッチ22~264により電源電圧VCCが印加されている。更に陽極線A1とA2には、ドライブスイッチ31と32によって電流源11と12が接続されている。他の陽極線A3~A256には、ドライブスイッチ33~3256によってOVが与えられている。

[0042]

従って図1の場合、発光素子E1,1とE1,2のみが順方向にバイアスされ、電流源11と12から矢印のように駆動電流が流れ込み、発光素子E1,1とE1,2のみが発光している。この図1の状態では、コンデンサにハッチングして示した発光素子は、それぞれ図のような極性の向きに充電された状態となっている。この図1の発光状態から図3の発光素子E2,1とE2,3が発光する状態に走査を移行する際に、図2に示すような制御を行う。

[0043]

即ち、走査が図1の陰極線B1から図3の陰極線B2に移行する前に、図2に示すように、すべてのドライブスイッチ31~3256と走査スイッチ21を除くすべての走査スイッチ22~264を0V側に切り換えるとともに、走査スイッチ11を電源電圧側に切り換える。このとき、各発光素子への充電状態は図2に示すように、走査線B1上の発光素子は逆バイアスに充電されるのに対し、陰極線B2~B64上の発光素子の充電電荷は0となる。

[0044]

従来駆動方法では走査線の切り換わり時に、すべての陰極線と陽極線を0Vとするため、すべての発光素子の充電電荷は0となり、発光素子に逆バイアスが印

加されることはないが、本実施例では陰極線B1上の発光素子には必ず逆バイアスが印加されることとなる。また、図2に示すように走査線の切り換え時には、すべての陽極線の発光素子への充電状態は同一状態となるため、次の陰極線B2上の発光素子を発光させる際の発光の立上りはほぼ同時となり、輝度むらとはならない。

[0045]

前記のようにして、陰極線B1上の発光素子に逆バイアス電位を印加した後、図3に示すように、陰極線B3~B64に対応する走査スイッチ23~264を電源電圧VCC側に切り換え、陰極線B2の走査を行う。これと同時に、ドライブスイッチ31と33を電流源11と13側に切り換え、発光素子E2,1とE2,3を発光させる。この図3の状態では、コンデンサにハッチングして示した発光素子は、それぞれ図3のような極性の向きに充電された状態となっている。この図3の発光状態から図5の発光素子E3,1とE3,2が発光する状態に走査を移行する際に、図4に示すような制御を行う。

[0046]

即ち、走査が図3の陰極線B2から図5の陰極線B3に移行する前に、図4に示すように、すべてのドライブスイッチ31~3256と走査スイッチ12を除くすべての走査スイッチ11、13~164を0V側に切り換えるとともに、走査スイッチ12を電源電圧側に切り換える。このとき、各発光素子への充電状態は図4に示すように、走査線B2上の発光素子は逆バイアスに充電されるのに対し、陰極線B1、B3~B64上の発光素子の充電電荷は0となる。

[0047]

この時、図4に示すように、陰極線B2上の発光素子には必ず逆バイアスが印加されることとなる。また、すべての陽極線の発光素子への充電状態は同一状態となるため、次の陰極線B3上の発光素子を発光させる際の発光の立上りはほぼ同時となり、輝度むらとはならない。

[0048]

前記のようにして、陰極線B2上の発光素子に逆バイアス電位を印加した後、 図5に示すように、陰極線B1、B2、B4~B64に対応する走査スイッチ2 1、22、24~264を電源電圧VCC側に切り換え、陰極線B3の走査を行う。これと同時に、ドライブスイッチ31と32を電流源11と12側に切り換え、発光素子E3,1とE3,2を発光させる。

[0049]

以上のような動作を陰極線B64を走査するまで行う。

[0050]

前記のような駆動方法をした場合、陰極線B1からB2への切り換え時には陰極線B1上の発光素子に逆バイアス電圧が印加され、陰極線B2からB3への切り換え時には陰極線B2上の発光素子に逆バイアス電圧が印加させる。よって、陰極線B64まで走査することによって、すべての陰極線上の発光素子に少なくとも1度は逆バイアス電圧が印加されることになる。また、走査の切り換わり時に、すべての陽極線の発光素子への充電状態は同一状態となるため、次の陰極線上の発光素子を発光させる際の発光の立上りはほぼ同時となり、輝度むらとはならない。

[0051]

図6は陰極線、各陽極線におよび発光素子に印加される電圧を示している。

[0052]

図6において、陽極線A1上の発光素子E1,1、E2,1、E3,1、…、E64,1はすべて発光しているものとし、陽極線A2上の発光素子E1,2、E2,2、E3,2、…、E64,2は交互に発光非発光を繰り返すものとする。発光素子E1,1には陽極線A1の電圧と陰極線B1の電圧の差が印加され、発光素子E1,2には陽極線A2の電圧を陰極線B1の電圧の差が印加される。従来の駆動方法(図13)では、発光素子E1,1には逆バイアスが印加される期間が一度もなかったが、本実施例では陰極線B1からB2への切り換わり時に逆バイアス電圧が印加されていることがわかる。

[0053]

以上述べたように、本実施例の第一の駆動法では、選択済み走査線から次の走査線に移行する前に、陰極線のうちの1本を電源電圧に接続し、その他の陰極線を0Vに印加することにより、充電状態の違いによる輝度むらを対策するととも

に、走査線の切り換わり時に長寿命化のための逆バイアスの印加が可能となる。

[0054]

また、本実施例では、走査線の切り換わり時に、陰極線を1本のみ電源電圧に接続し、残りの陰極線を0Vに印加したが、電源電圧に接続する陰極線を2本、3本、…と増やしても同様な効果が得られる。

[0055]

図14から図16に本発明に係る第2の駆動方法を示す。この駆動方法は、走査線が次の陰極線へ移る際に、n本の陰極線のうち1本を電源電圧とは異なる負電位(-Vdd)に接続し、残りの(n-1)本の陰極線をアース電位に落とした場合の例である。

[0056]

負電位Vddを印加するために、本実施例では走査スイッチ21~264は電源電圧VCCとアース電位、負電位-Vddに切り換え可能な構成となっている。ただし、電圧Vddは発光素子の発光敷居値以下の電圧とする。

[0057]

まず、図14では走査スイッチ21がOV側に切り換えられ、陰極線B1が走査されている。他の陰極線B2~B64には、走査スイッチ22~264により電源電圧VCCが印加されている。更に陽極線A1とA2には、ドライブスイッチ31と32によって電流源11と12が接続されている。他の陽極線A3~A256には、ドライブスイッチ33~3256によって0Vが与えられている。

[0058]

従って図14の場合、発光素子E1,1とE1,2のみが順方向にバイアスされ、電流源11と12から矢印のように駆動電流が流れ込み、発光素子E1,1 とE1,2のみが発光している。

[0059]

次に、走査が図14の陰極線B1から図16の陰極線B2に移行する前に、図15に示すように、すべてのドライブスイッチ31~3256と走査スイッチ12を除くすべての走査スイッチ11、13~164を0V側に切り換えるとともに、走査スイッチ12をf負電源-Vddに切り換える。このとき、各発光素子

への充電状態は図15に示すように、走査線B2上の発光素子は順バイアスVddに充電されるのに対し、陰極線B1、B3~B64上の発光素子の充電電荷は0となる。ただし、Vddは発光素子の発光敷居値以下であるため、発光素子E2,1、E2,2、…、E2,256は発光しない。

[0060]

前記のようにして、陰極線B2上の発光素子に順バイアス電位を印加した後、図16に示すように、陰極線B1、B3~B64に対応する走査スイッチ21、23~264を電源電圧VCC側に切り換えると同時に、陰極線B2に対応するスイッチ22を0V側に切り換え、陰極線B2の走査を行う。これと同時に、ドライブスイッチ31と32を電流源11と12側に切り換え、発光素子E3,1とE3,2を発光させる。

[0061]

このとき、走査線B2上の発光素子E2,1、E2,2、…、E2,256は順バイアスVddに充電されているため、発光の立上りが速くなり高速走査が可能となる。

[0062]

本実施形態では、走査線の切り換わり時に、陰極線を1本のみ負電圧Vddに接続し、残りの陰極線を0Vに印加したが、電源電圧に接続する陰極線を2本、3本、…と増やしても同様な効果が得られる。

[0063]

又、本実施形態では、発光素子として有機EL素子を採用したが、これに限定されることはなく、例えば発光ダイオード等のように、ダイオード特性を有し、かつ容量成分を有した電流注入型発光素子であれば本発明を適用することが可能である。

【図面の簡単な説明】

【図1】

本発明の第1駆動方法の第1ステップの説明に供する等価回路図である。

【図2】

本発明の第1駆動方法の第2ステップの説明に供する等価回路図である。

【図3】

本発明の第1駆動方法の第3ステップの説明に供する等価回路図である。

【図4】

本発明の第1駆動方法の第4ステップの説明に供する等価回路図である。

【図5】

本発明の第1駆動方法の第5ステップの説明に供する等価回路図である。

【図6】

本発明の第1駆動方法の駆動方法の説明に供するタイミングチャートの図である。

【図7】

従来の駆動方法の説明に供する等価回路図である。

【図8】

従来の駆動方法の説明に供する等価回路図である。

【図9】

A、B、C、Dは従来の駆動方法の説明に供する等価回路図である。

【図10】

従来の他の駆動方法の第1ステップの説明に供する等価回路図である。

【図11】

従来の他の駆動方法の第2ステップの説明に供する等価回路図である。

【図12】

従来の他の駆動方法の第3ステップの説明に供する等価回路図である。

【図13】

従来の他の駆動方法の説明に供するタイミングチャートの図である。

【図14】

本発明の第2駆動方法の第1ステップの説明に供する等価回路図である。

【図15】

本発明の第2駆動方法の第2ステップの説明に供する等価回路図である。

【図16】

本発明の第2駆動方法の第3ステップの説明に供する等価回路図である。

【符号の説明】

A1~A256 陽極線

B1~B64 陰極線

E1, 1~E64, 256 発光素子

11~1256 走査スイッチ

21~264 走査スイッチ

31~3256 ドライブスイッチ

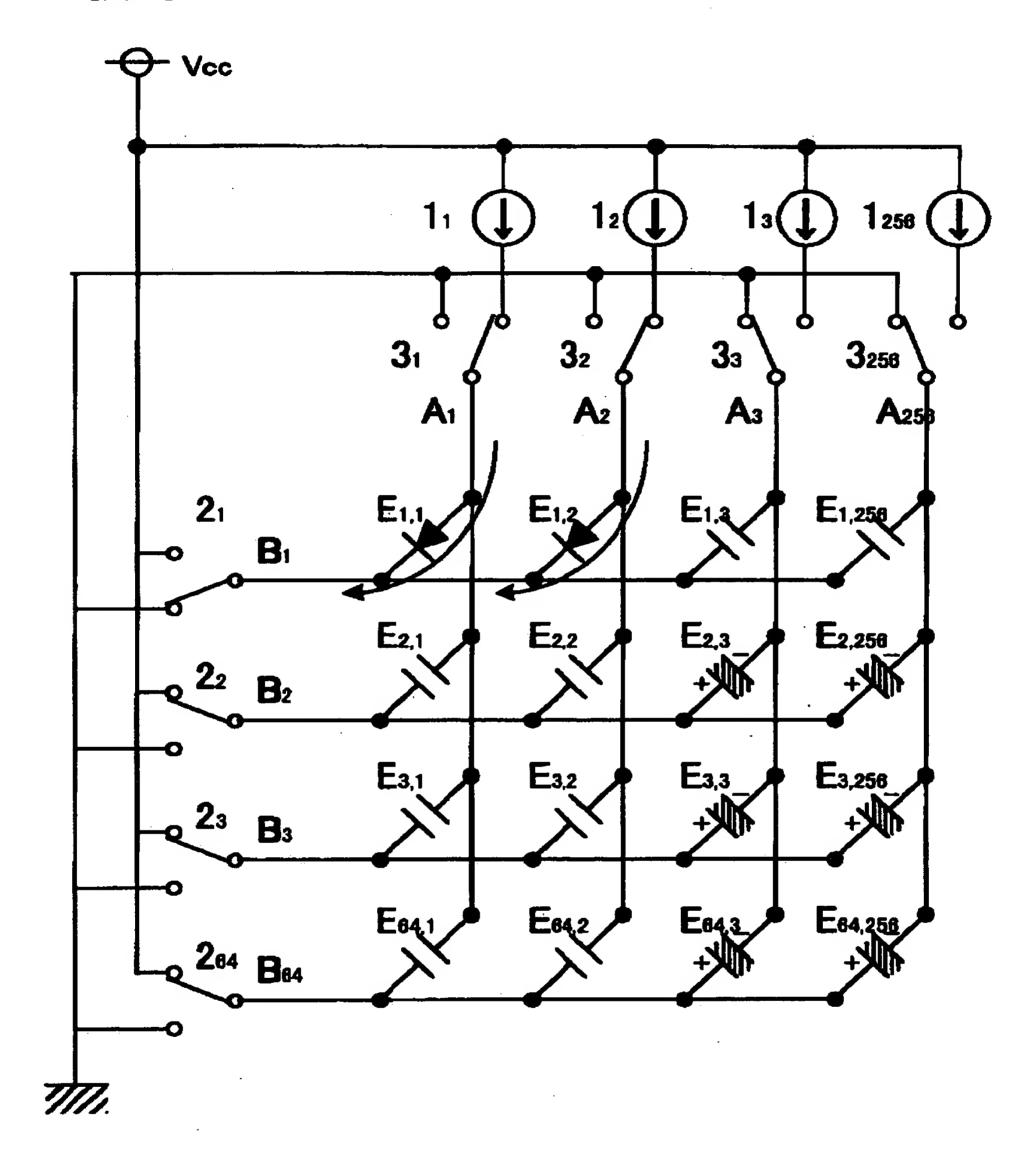
VCC 電源電圧

-Vdd 負電源

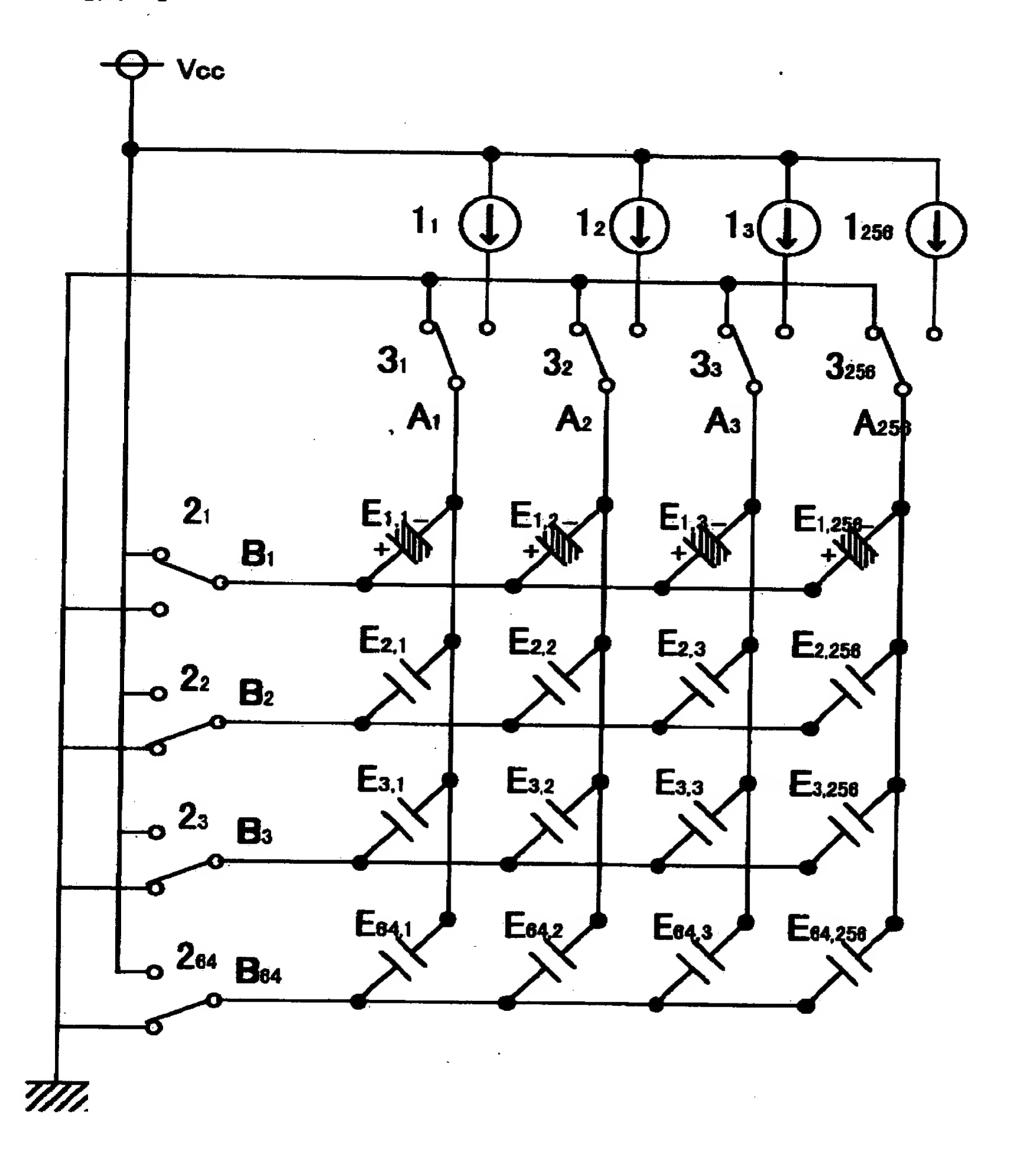
【書類名】

図面

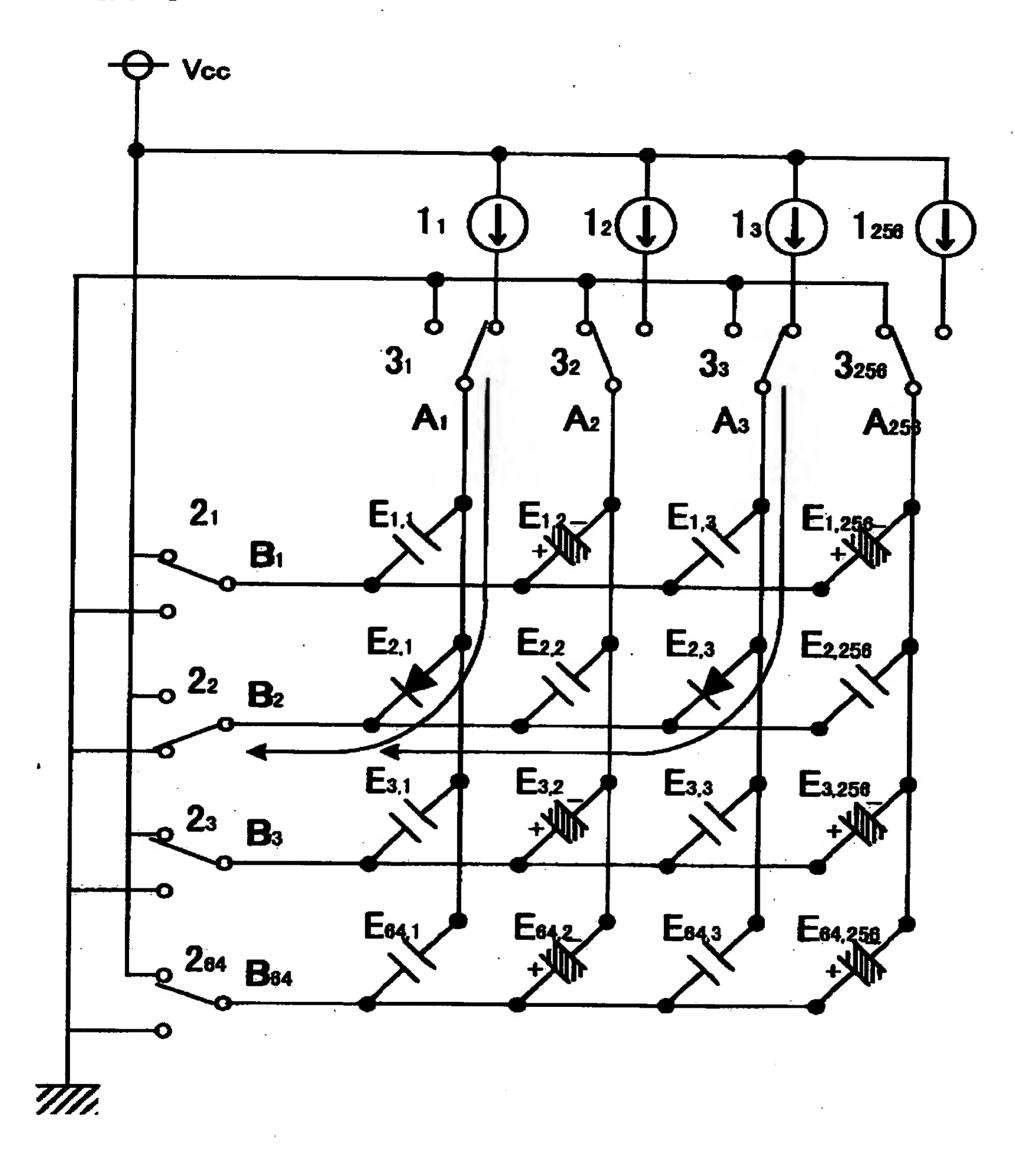
【図1】



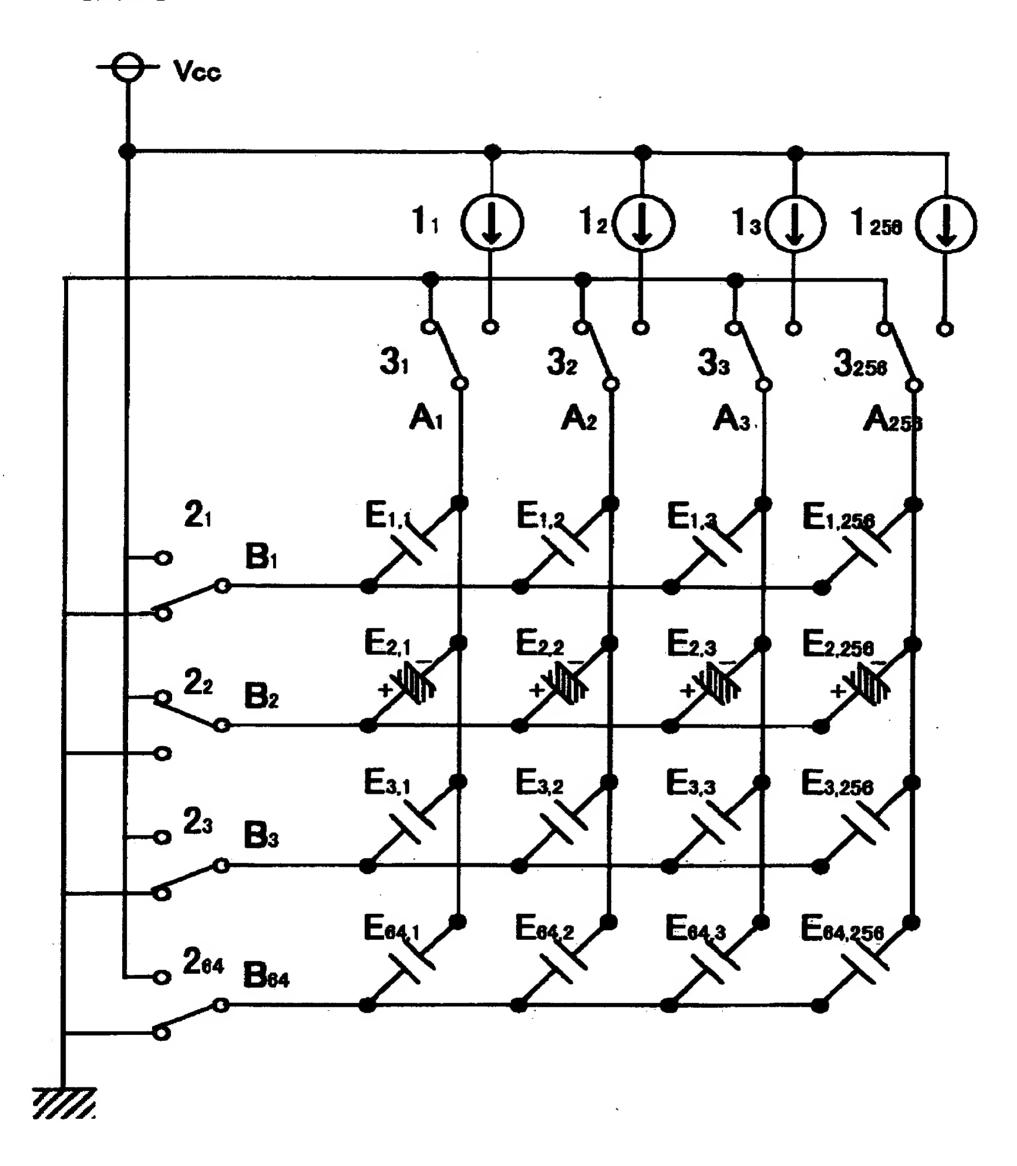
【図2】



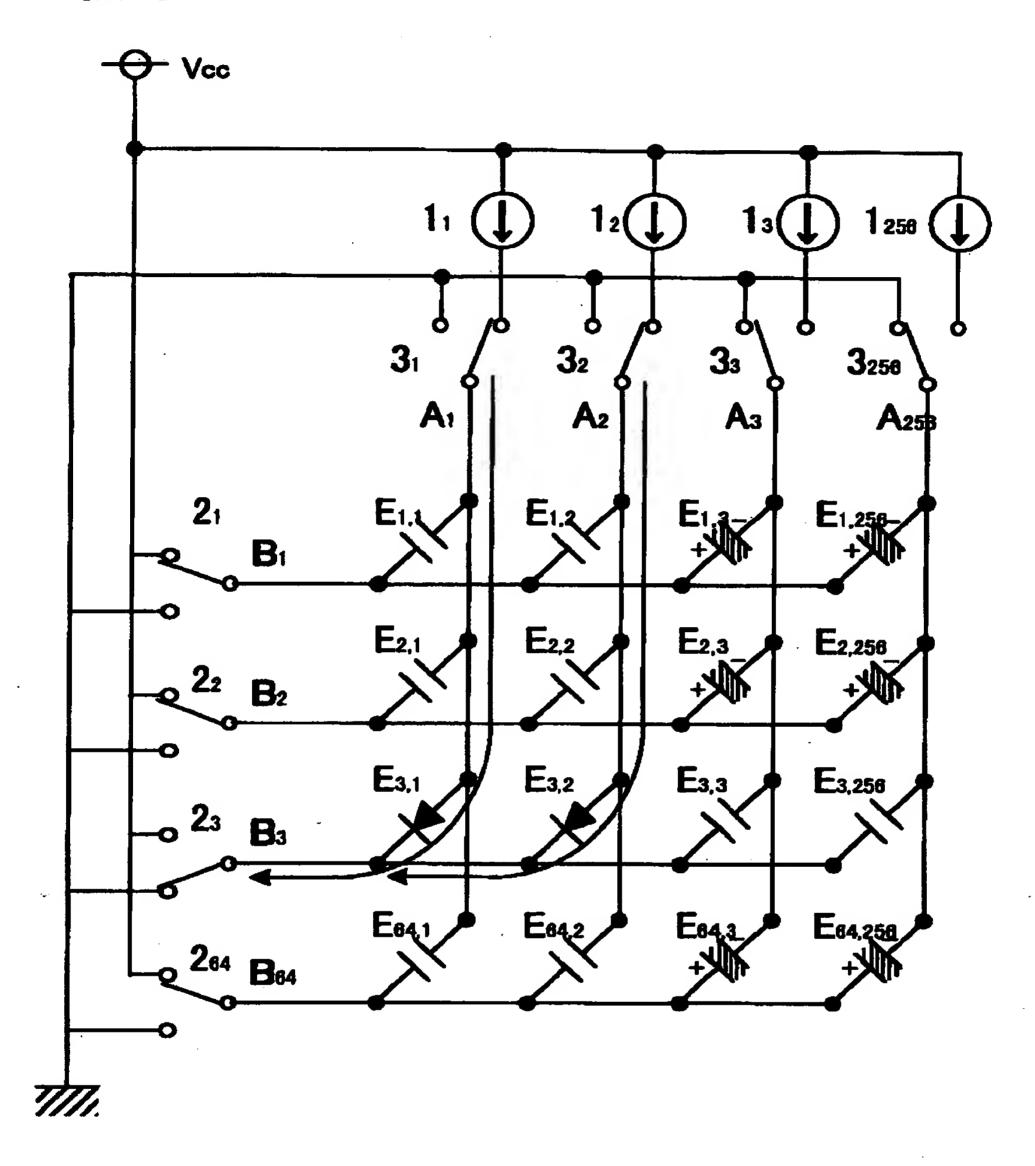
【図3】



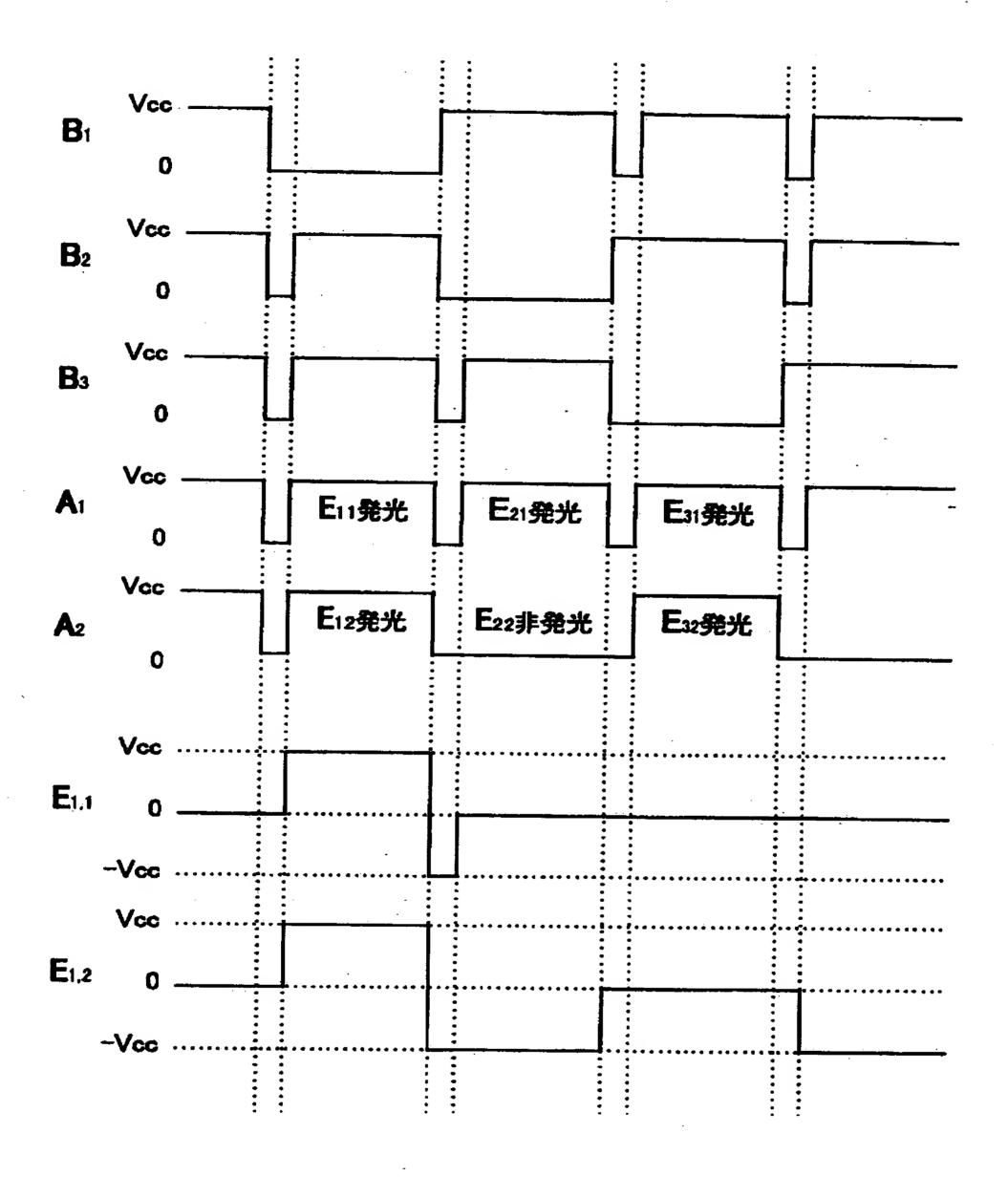
[図4]



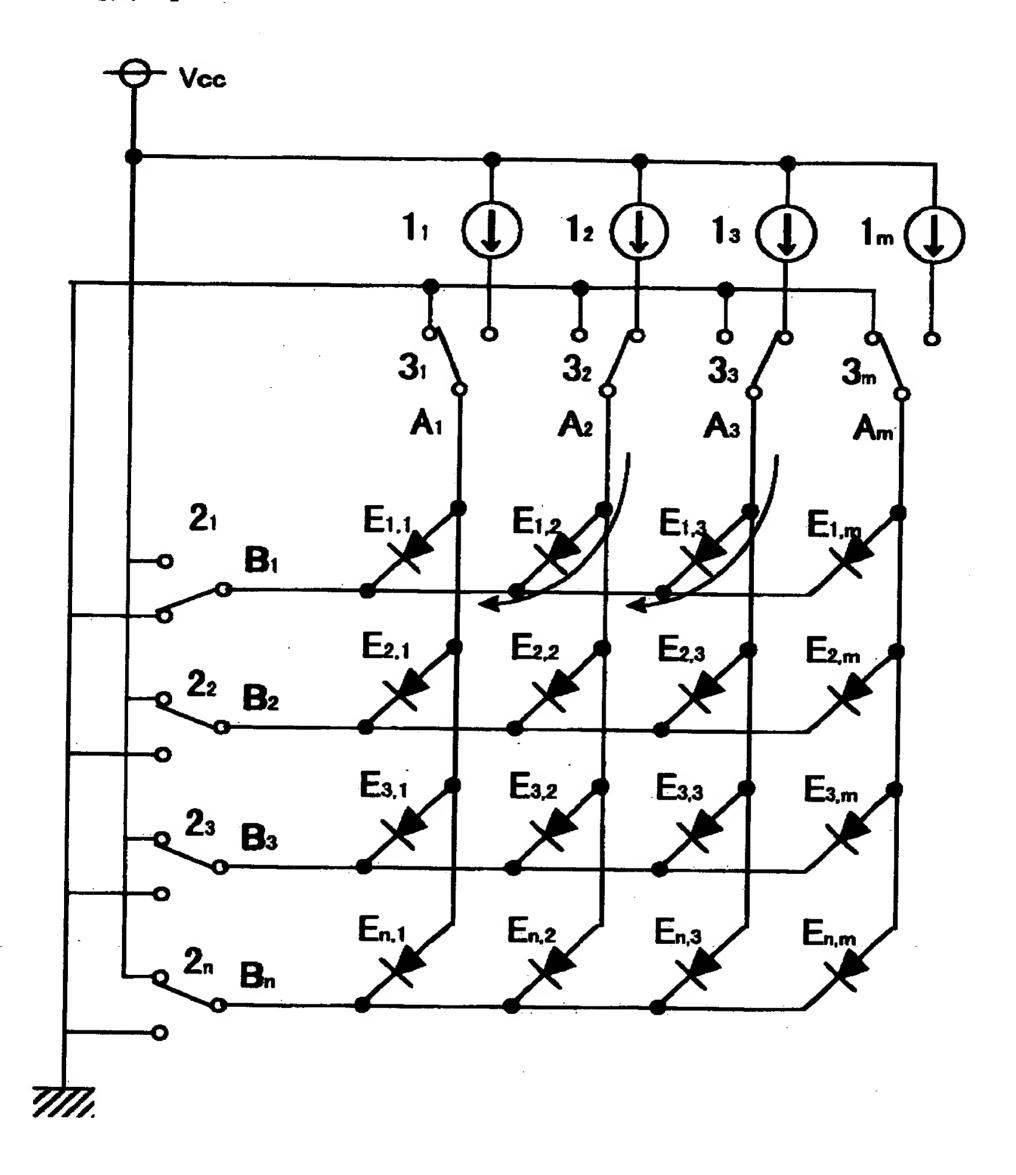
【図5】



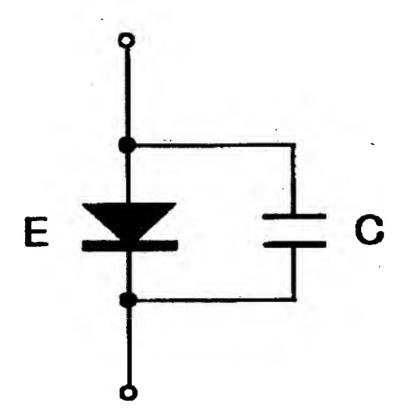
【図6】



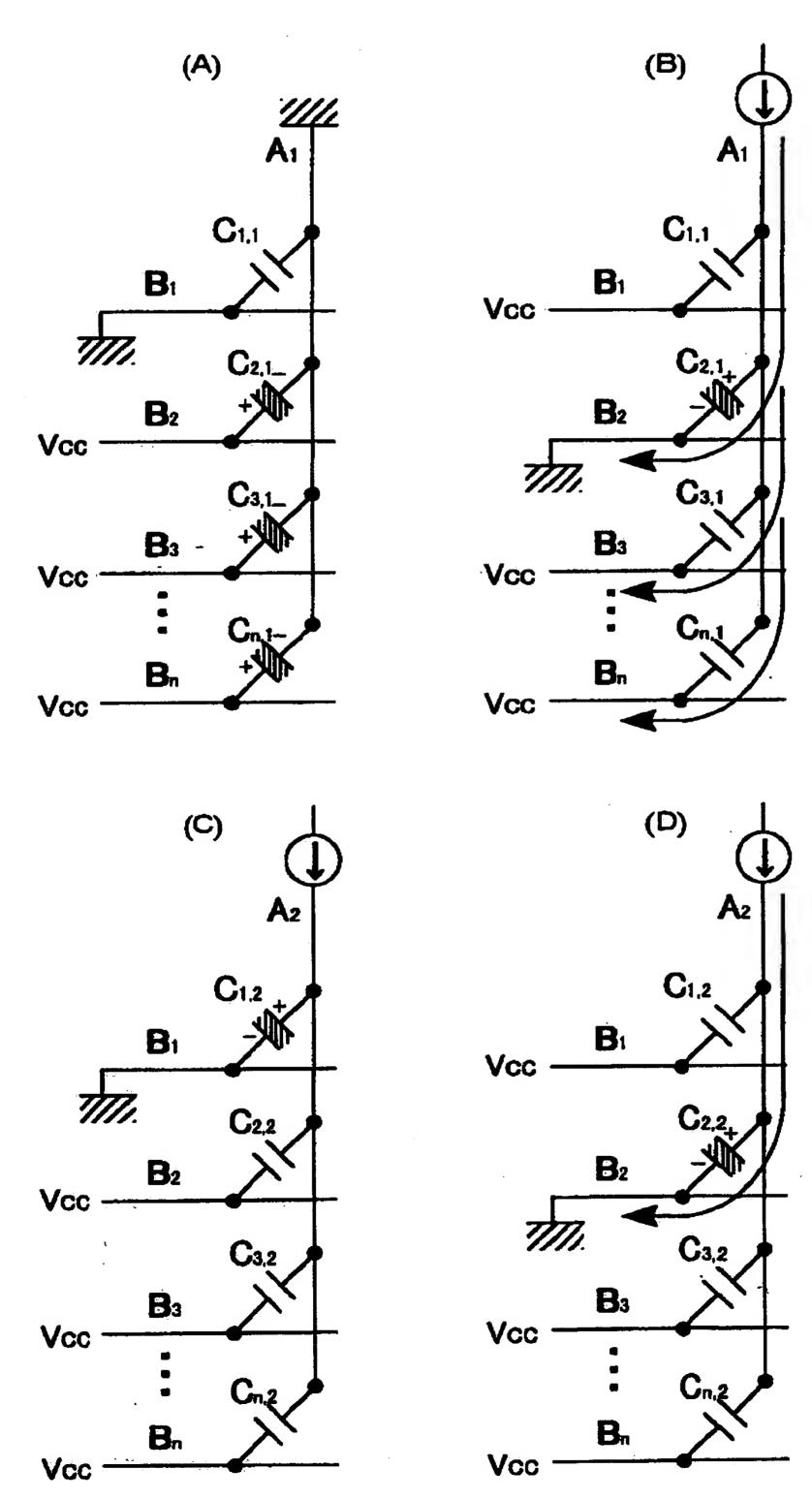
【図7】



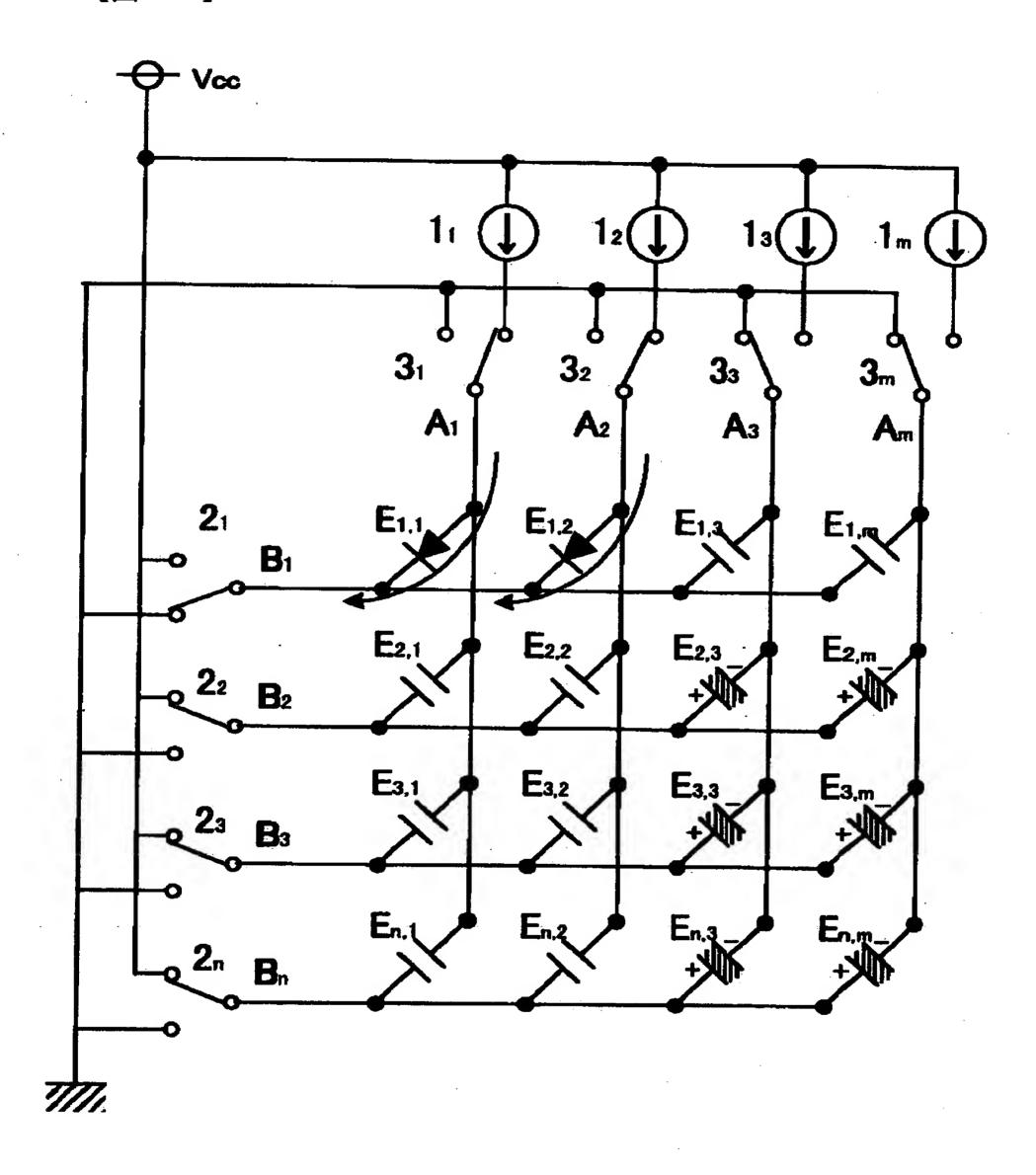
[図8]



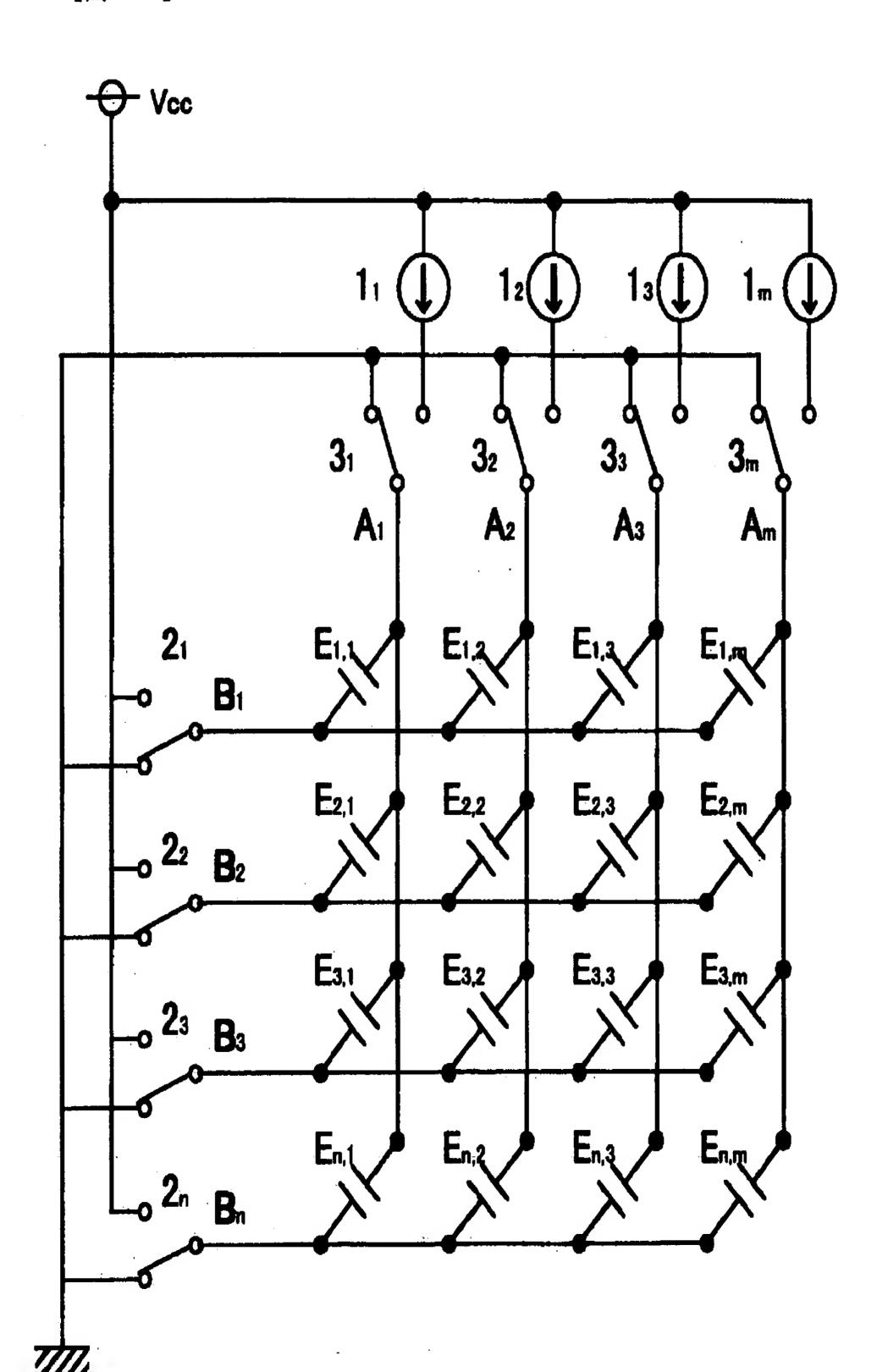
【図9】



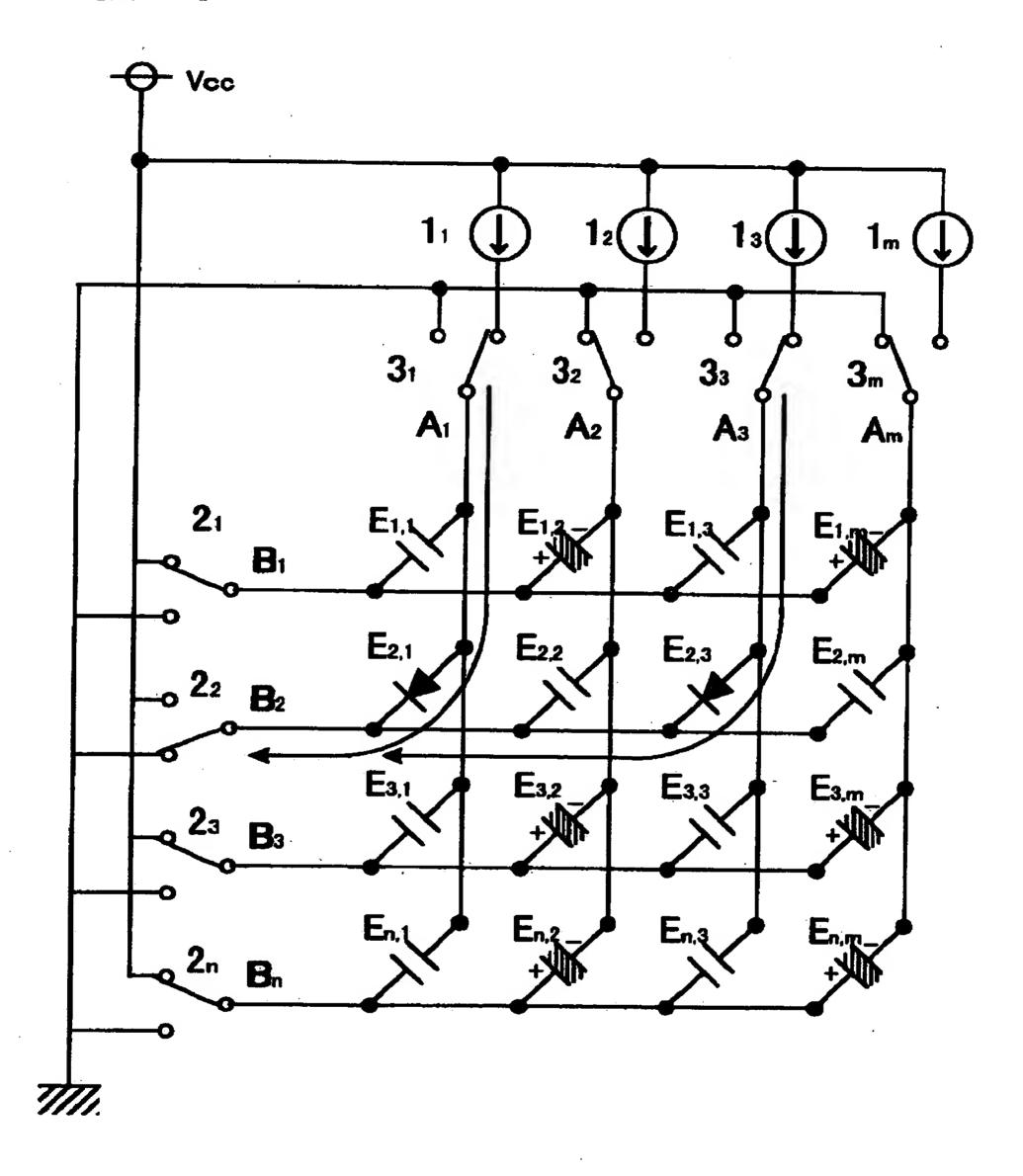
【図10】



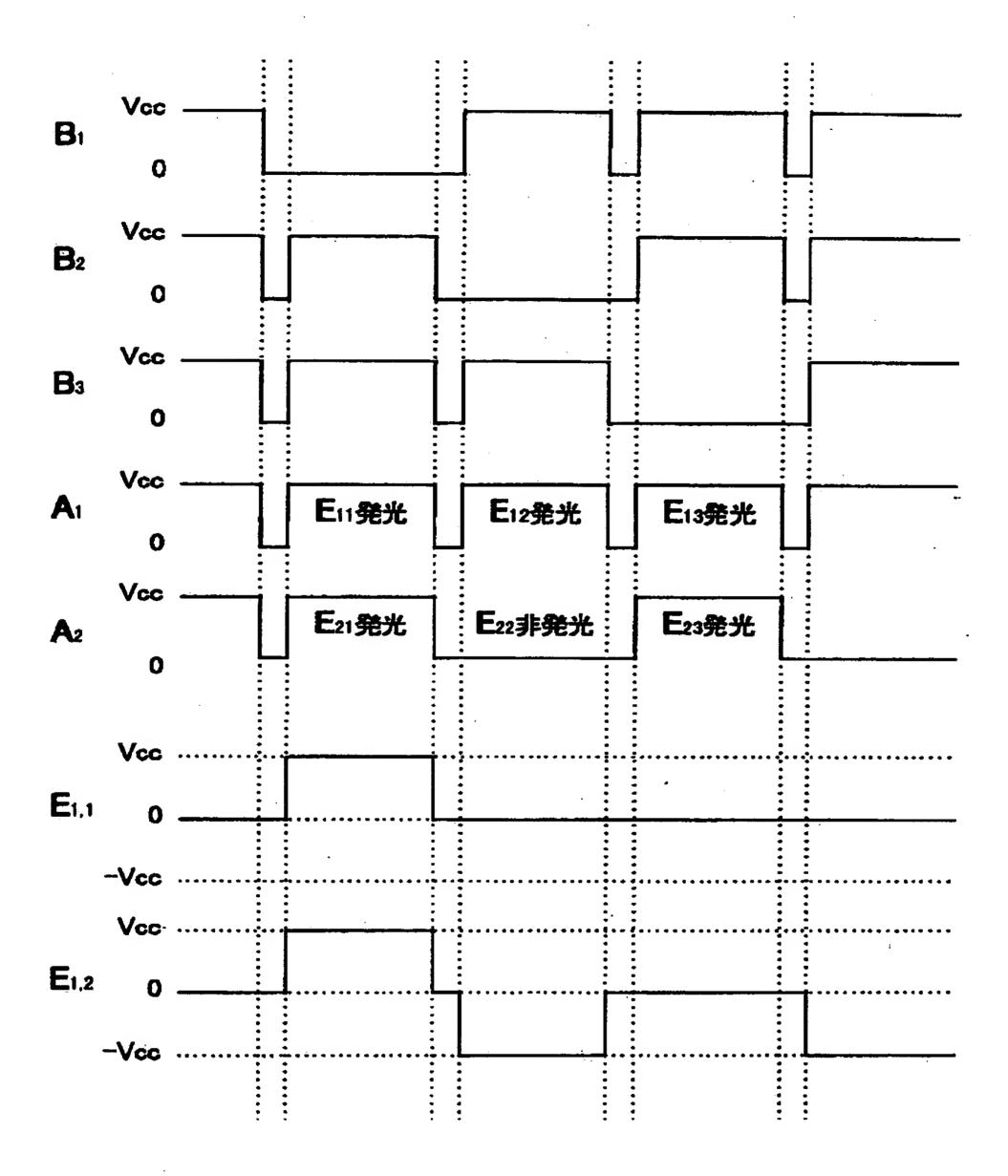
【図11】



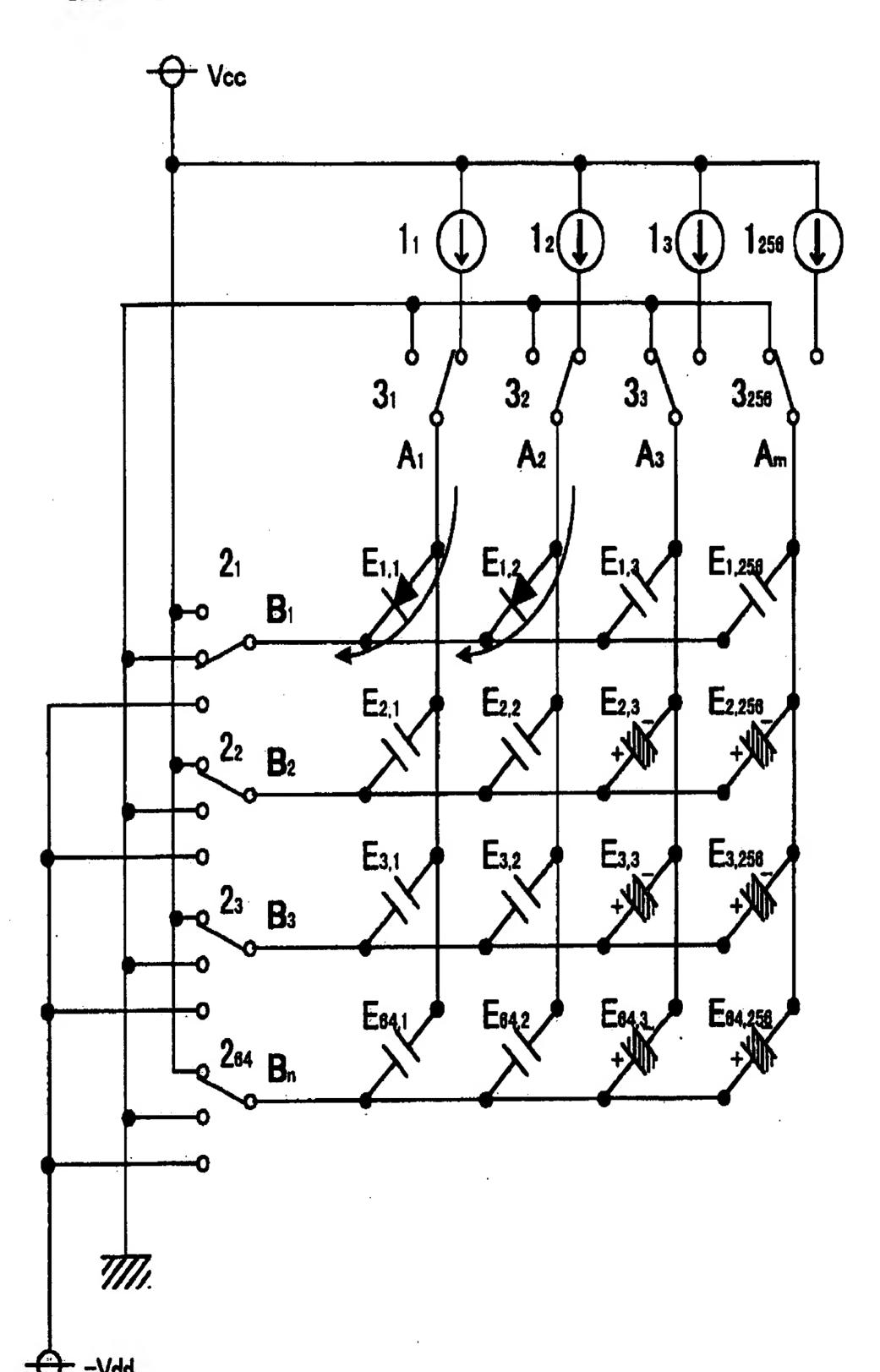
【図12】



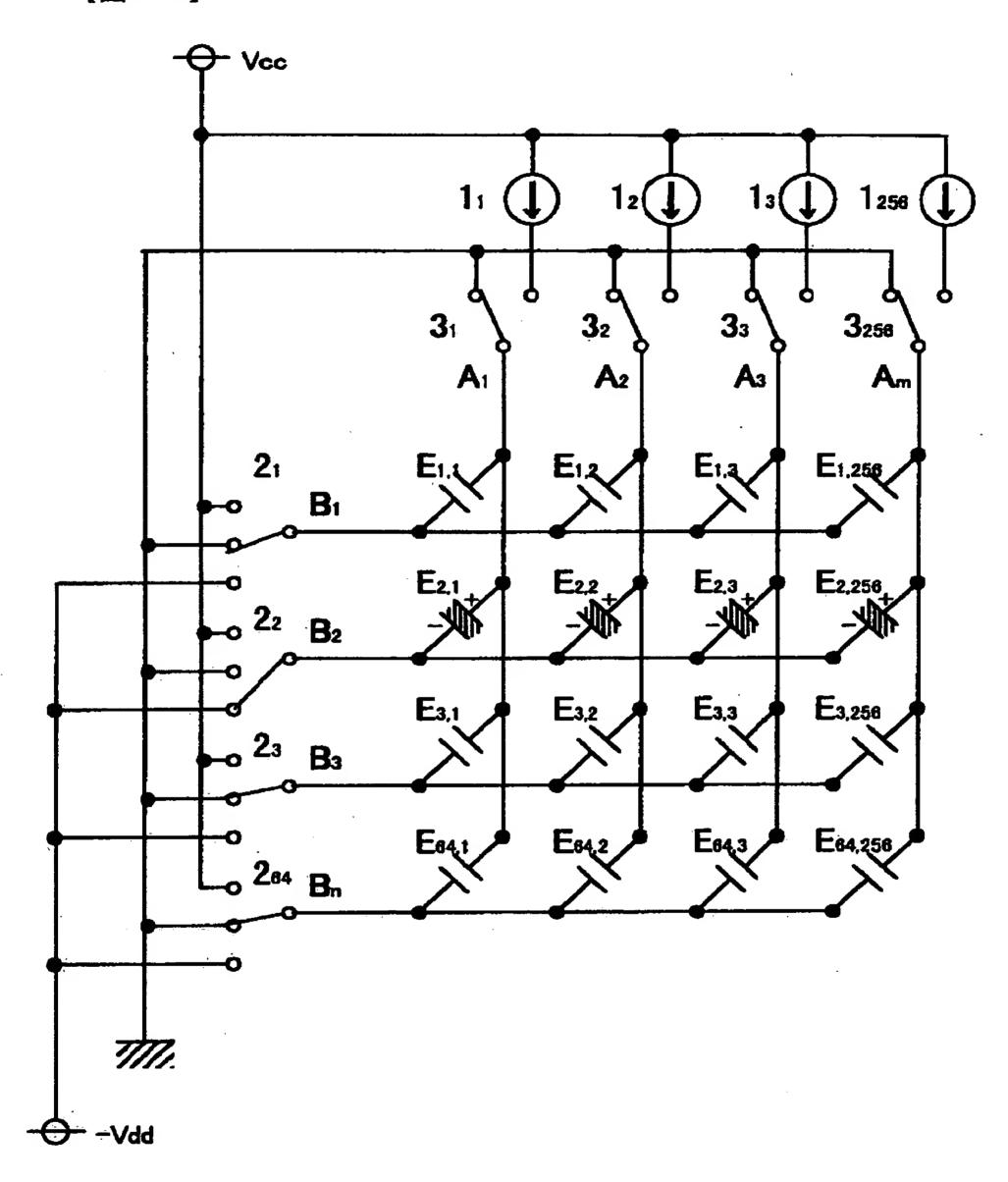
【図13】



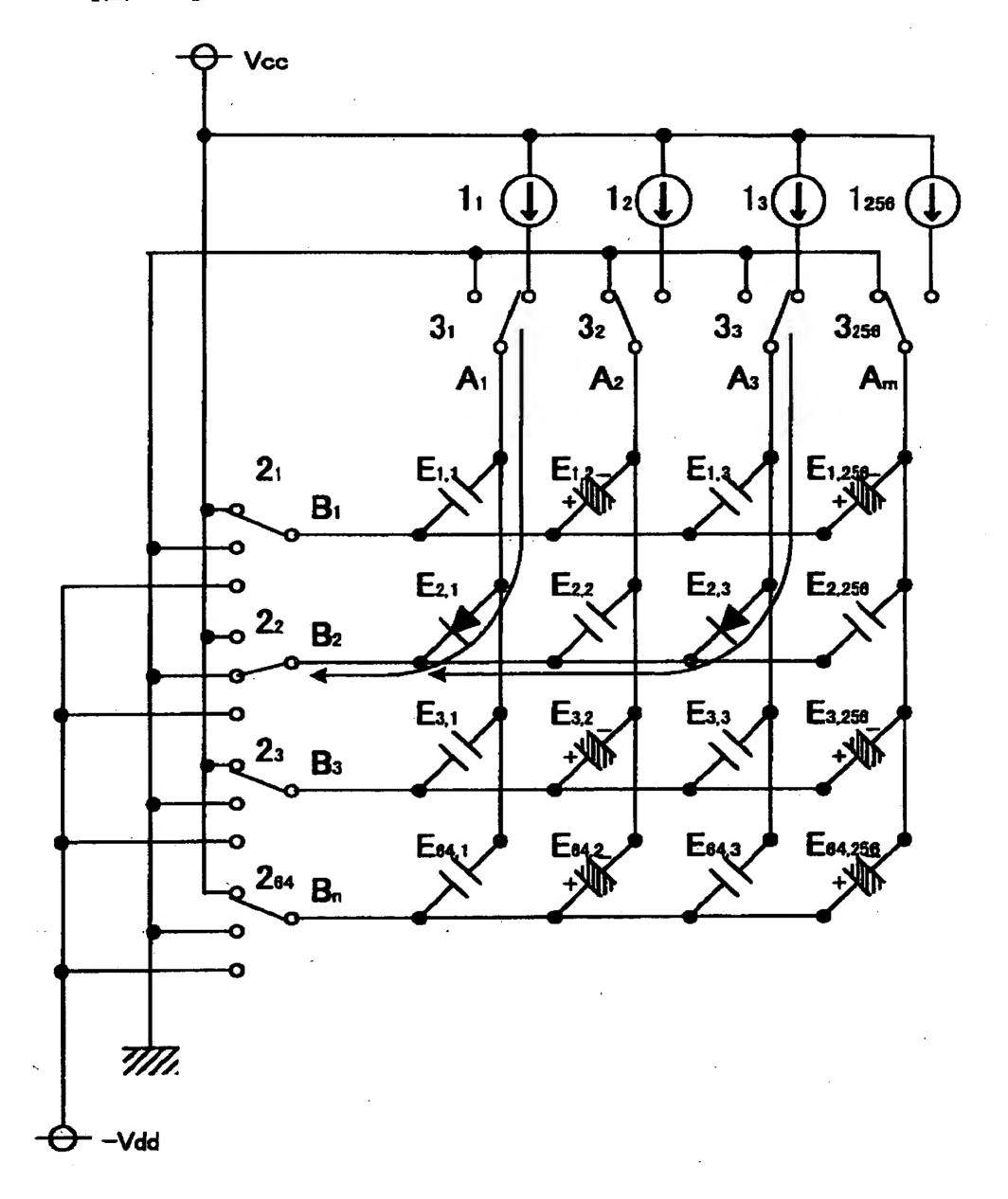
【図14】



【図15】



【図16】



【書類名】

要約書

【要約】

【課題】 有機EL素子の駆動方法において、逆バイアス印加が実現できるとともに発光素子の発光の立ち上がりが速く、高速走査を実現できる駆動方法を提供すること。

【課題解決手段】 マトリックス状に配置した陽極線と陰極線の各交点位置に発 光素子を接続し、陽極線と陰極線のいずれか一方の側を走査線とするとともに他 方の側を信号線とし、走査線を所定周期で走査しながら、該走査と同期して信号 線のうち、所望の信号線の交点位置に接続された発光素子を発光させるようにし た単純マトリクス駆動方式からなる発光素子の駆動方法において、

走査線の切り換わり時に、該走査線のうち、少なくとも1つの走査線を一旦、 第一の電圧に接続するとともに、同時に残りの走査線を第一の電圧とは異なる第 二の電圧に接続する。第一の電圧は電源電圧であり、第二の電圧はアース電圧で ある。

【選択図】

図 2

出願人履歴情報

識別番号

[000004260]

1. 変更年月日

1996年10月 8日

[変更理由]

名称変更

住 所

愛知県刈谷市昭和町1丁目1番地

氏 名

株式会社デンソー